

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-336366
 (43)Date of publication of application : 18.12.1998

(51)Int.CI. H04N 1/00
 B41J 29/38
 G06F 3/12

(21)Application number : 09-325502 (71)Applicant : RICOH CO LTD
 (22)Date of filing : 11.11.1997 (72)Inventor : ICHIMURA HAJIME

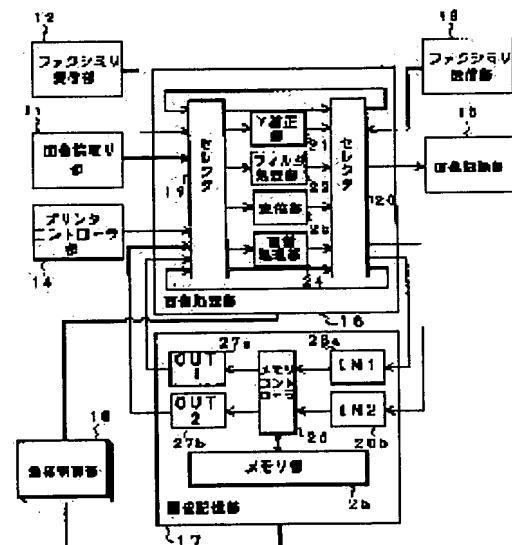
(30)Priority
 Priority number : 09 95380 Priority date : 29.03.1997 Priority country : JP

(54) COMPREHENSIVE IMAGE FORMING DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a comprehensive image forming device capable of efficiently operating a copying function, a printer function and a facsimile function respectively with a small-sized and simple, configuration.

SOLUTION: Facsimile reception data, digital image data from an image red section 11 and print data from a printer controller section 14 are given to an image processing section 16 and required image processing is conducted through the selection of selectors 19, 20, and data are sent/received in time division at a transmission rate to about 10 MHz/8-bit among input interface circuits 28a, 28b, output interface circuits 27a, 27b and the image processing section 16. Data are sent/received in time division at a transmission rate of about 10 MHz/32-bit between a memory controller 26 and a memory section 25 synchronously with the transmission above, the data write/read access by pluralities of function sections to the image storage means are conducted simultaneously apparently and pluralities of the functions of a copying machine, a printer and a facsimile equipment are executed efficiently.



LEGAL STATUS

[Date of request for examination] 17.07.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3552144
[Date of registration] 14.05.2004
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第3552144号

(P3552144)

(45) 発行日 平成16年8月11日(2004.8.11)

(24) 登録日 平成16年5月14日(2004.5.14)

(51) Int.Cl.⁷

H04N 1/00
B41J 29/38
G06F 3/12

F 1

H04N 1/00
B41J 29/38
G06F 3/12

C
Z
A

請求項の数 6 (全 17 頁)

(21) 出願番号 特願平9-325502
(22) 出願日 平成9年11月11日(1997.11.11)
(65) 公開番号 特開平10-336366
(43) 公開日 平成10年12月18日(1998.12.18)
審査請求日 平成14年7月17日(2002.7.17)
(31) 優先権主張番号 特願平9-95380
(32) 優先日 平成9年3月29日(1997.3.29)
(33) 優先権主張国 日本国(JP)

(73) 特許権者 000006747
株式会社リコー
東京都大田区中馬込1丁目3番6号
(74) 代理人 100090527
弁理士 館野 千恵子
(72) 発明者 市村 元
東京都大田区中馬込1丁目3番6号
株式会社リコー内

審査官 千葉 樊久

最終頁に続く

(54) 【発明の名称】総合画像形成装置

(57) 【特許請求の範囲】

【請求項1】デジタル画像データを入力する複数の入力手段と、
前記入力手段からの入力データに対して、選択的に画像処理を行なう画像処理手段と、
該画像処理手段からの出力データを記憶する画像記憶手段と、前記画像記憶手段と接続され、該画像記憶手段のデータの書き込みと読み出しを制御するメモリコントローラとを有し、該メモリコントローラが、少なくとも一方が複数系統設けられる入力インターフェース回路及び出力インターフェース回路を介して前記画像処理手段と接続されている画像記憶部と、
該画像記憶手段から読み出され前記画像処理手段を経由したデータに基づき画像形成を行なう画像形成手段と、前記画像記憶手段から読み出され前記画像処理手段を経

2
由したデータに基づきデータ送信を行なう送信手段とを備えた総合画像形成装置であり、
前記入力インターフェース回路及び前記出力インターフェース回路と前記メモリコントローラとの間の単位時間当たりのデータ転送量よりも、前記メモリコントローラと前記画像記憶手段との間の単位時間当たりのデータ転送量を大きくして、前記画像処理手段と前記画像記憶手段との間での入出力インターフェース動作を、前記入力インターフェース回路及び前記出力インターフェース回路を介して時分割的に行うことにより、前記画像記憶手段に対するデータの書き込みと読み出しの少なくとも一方のアクセスが見かけ上同時に行なわれることを特徴とする総合画像形成装置。

【請求項2】請求項1記載の総合画像形成装置において、前記入力インターフェース回路が複数系統、前記出力

インターフェース回路が複数系統設けられていることを特徴とする総合画像形成装置。

【請求項3】請求項1記載の総合画像形成装置において、前記入力インターフェース回路が1系統、前記出力インターフェース回路が複数系統設けられていることを特徴とする総合画像形成装置。

【請求項4】請求項1記載の総合画像形成装置において、前記入力インターフェース回路が複数系統、前記出力インターフェース回路が1系統設けられていることを特徴とする総合画像形成装置。

【請求項5】文書原稿を画像情報として読み取り、デジタル画像データに変換する原稿読み取り手段と、

前記原稿読み取り手段から送られてきたデジタル画像データに対し変倍処理、フィルタ処理、 γ 補正処理、各種画質向上処理を行う画像処理手段と、

画像処理を施したデジタル画像データを複数原稿枚数分記憶可能な一次記憶部と、該一次記憶部に格納された画像データを記憶する複数の二次記憶部と、前記一次記憶部及び二次記憶部と接続され、それぞれのデータの書き込みと読み出しを制御する記憶制御部とを有し、該記憶制御部が、2系統ずつ設けられる入力バス及び出力バスを介して前記画像処理手段と接続されている画像記憶部と、

前記画像処理手段もしくは前記画像記憶部から送られてきたデジタル画像データに基づいて記録材に像形成して画像を記録する画像記録手段と、

外部アプリケーションと前記各手段とでデジタル画像データのやり取りをするための接続手段と、

これらの動作を制御する制御手段とを備えた総合画像形成装置であり、

前記制御手段は、前記入力バス及び前記出力バスと前記記憶制御部との間の単位時間当たりのデータ転送量よりも、前記記憶制御部と前記一次記憶部との間の単位時間当たりのデータ転送量を大きくして、前記画像処理手段と前記一次記憶部との間での入出力インターフェース動作を、前記入力バス及び前記出力バスを介して時分割的に行うことにより、前記一次記憶部に対するデータの書き込みと読み出しの少なくとも一方のアクセスを見かけ上同時に行なうことを特徴とする総合画像形成装置。

【請求項6】文書原稿を画像情報として読み取り、デジタル画像データに変換する原稿読み取り手段と、

前記原稿読み取り手段から送られてきたデジタル画像データに対し変倍処理、フィルタ処理、 γ 補正処理、各種画質向上処理を行う画像処理手段と、

画像処理を施したデジタル画像データを複数原稿枚数分記憶可能な一次記憶部と、該一次記憶部に格納された画像データを記憶する複数の二次記憶部と、前記一次記憶部及び二次記憶部と接続され、それぞれのデータの書き込みと読み出しを制御する記憶制御部とを有し、該記憶制御部が、2系統以上設けられる入力バス及び1系統設

けられる出力バスを介して前記画像処理手段と接続されている画像記憶部と、

前記画像処理手段もしくは前記画像記憶部から送られてきたデジタル画像データに基づいて記録材に像形成して画像を記録する画像記録手段と、外部アプリケーションと前記各手段とでデジタル画像データのやり取りをするための接続手段と、これらの動作を制御する制御手段とを備えた総合画像形成装置であり、

10 前記制御手段は、前記入力バス及び前記出力バスと前記記憶制御部との間の単位時間当たりのデータ転送量よりも、前記記憶制御部と前記一次記憶部との間の単位時間当たりのデータ転送量を大きくして、前記画像処理手段と前記一次記憶部との間での入出力インターフェース動作を、前記入力バス及び前記出力バスを介して時分割的に行うことにより、前記一次記憶部に対するデータの書き込みと読み出しのアクセスを見かけ上同時に行なうことを特徴とする総合画像形成装置。

【発明の詳細な説明】

20 【0001】

【発明の属する技術分野】

本発明は、複写機能、プリンタ機能及びファクシミリ機能を備えた総合画像形成装置に関する。

【0002】

【従来の技術】

画像データをデジタル信号として取り扱う従来の複写機などの画像形成装置では、図7に示すように、画像読み取り部11で読み取った画像データが画像処理部16に入力され、画像処理部16では、画像形成濃度に対する γ 補正、波長領域設定のフィルタリング、変倍率の設定、シェーディング補正やMTFなどの画質処理を含む各種の画像処理が行なわれ、このように画像処理が施された画像データに基づいて、画像記録部15で画像形成が行なわれる。

【0003】■

このような従来の複写機に対して、図8に示すように、図7に示す構成に対して、画像処理部16にデータの授受が可能に接続された画像記憶部17Aを備えた画像形成装置が、例えば特開平2-81563号公報に開示されている。

この開示に係る画像記録装置では、原稿読み取り時に原稿の画像データが画像記憶部17Aに記憶され、同一原稿を複数部画像形成する場合には、画像記憶部17Aから読み出した画像データにより、画像記録部15で画像形成を行うことにより、ADFでの原稿送りを同一の原稿に対して常に1回として、原稿の搬送路の構造を簡単にし、且つ原稿の送り損傷を防止できると共に、高速度で動作音なしに画像形成が行なわれ、画像記憶部17Aからの画像データの読み出順序を変更して、画像データを回転した状態で画像形成を行なうことも可能になる。

【0004】

【発明が解決しようとする課題】

ところで、近年の画像形成装置では、複写機能に加えて、プリンタ機能やファクシミリ機能を備えた総合的な形態を取るものが多くなっており、この種の総合画像形成装置では、複数の機能を効率的に作動させが必要である。

しかし、図6の構成を基にした総合画像形成装置では、複写機能、プリンタ機能及びファクシミリ機能の何れかの画像記憶部17Aへのアクセス時には、他の機能が画像記憶部17Aにアクセスすることはできない。

【0005】

このために、例えば、複写機としての動作中には、プリンタの印刷データの入力やファクシミリの受信ができない、総合画像形成機能が十分発揮されているとはいえないことになる。

この問題を解決するためには、複写機能、プリンタ機能及びファクシミリ機能のそれぞれに画像記憶部を設けることも提案されているが、製造コスト上で問題となり装置も大型化してしまう。

【0006】

本発明は、前述したようなこの種の総合画像形成装置の現状に鑑みてなされたものであり、その目的は、小型化された簡単な構成で、複写機能、プリンタ機能及びファクシミリ機能を、それぞれ効率的に作動させることが可能な総合画像形成装置を提供することにある。

【0007】

【課題を解決するための手段】

前記目的を達成するために、請求項1記載の発明は、デジタル画像データを入力する複数の入力手段と、前記入力手段からの入力データに対して、選択的に画像処理を行なう画像処理手段と、該画像処理手段からの出力データを記憶する画像記憶手段と、前記画像記憶手段と接続され、該画像記憶手段のデータの書き込みと読み出しを制御するメモリコントローラとを有し、該メモリコントローラが、少なくとも一方が複数系統設けられる入力インターフェース回路及び出力インターフェース回路を介して前記画像処理手段と接続されている画像記憶部と、該画像記憶手段から読み出され前記画像処理手段を経由したデータに基づき画像形成を行なう画像形成手段と、前記画像記憶手段から読み出され前記画像処理手段を経由したデータに基づきデータ送信を行なう送信手段とを備えた総合画像形成装置であり、前記入力インターフェース回路及び前記出力インターフェース回路と前記メモリコントローラとの間の単位時間当たりのデータ転送量よりも、前記メモリコントローラと前記画像記憶手段との間の単位時間当たりのデータ転送量を大きくして、前記画像処理手段と前記画像記憶手段との間での入出力インターフェース動作を、前記入力インターフェース回路及び前記出力インターフェース回路を介して時分割的に行うことによ

り、前記画像記憶手段に対するデータの書き込みと読み出しの少なくとも一方のアクセスが見かけ上同時に行われることを特徴とするものである。

【0008】

同様に前記目的を達成するために、請求項2記載の発明は、請求項1記載の発明において、前記入力インターフェース回路が複数系統、前記出力インターフェース回路が複数系統設けられていることを特徴とするものである。

【0009】

10 同様に前記目的を達成するために、請求項3記載の発明は、請求項1記載の発明において、前記入力インターフェース回路が1系統、前記出力インターフェース回路が複数系統設けられていることを特徴とするものである。

【0010】

同様に前記目的を達成するために、請求項4記載の発明は、請求項1記載の発明において、前記入力インターフェース回路が複数系統、前記出力インターフェース回路が1系統設けられていることを特徴とするものである。

【0011】

20 同様に前記目的を達成するために、請求項5記載の発明は、文書原稿を画像情報として読み取り、デジタル画像データに変換する原稿読み取り手段と、前記原稿読み取り手段から送られてきたデジタル画像データに対し変倍処理、フィルタ処理、γ補正処理、各種画質向上処理を行う画像処理手段と、画像処理を施したデジタル画像データを複数原稿枚数分記憶可能な一次記憶部と、該一次記憶部に格納された画像データを記憶する複数の二次記憶部と、前記一次記憶部及び二次記憶部と接続され、それぞれのデータの書き込みと読み出しを制御する記憶制御部とを有し、該記憶制御部が、2系統ずつ設けられる入力パス及び出力パスを介して前記画像処理手段と接続されている画像記憶部と、前記画像処理手段もしくは前記画像記憶部から送られてきたデジタル画像データに基づいて記録材に像形成して画像を記録する画像記録手段と、外部アプリケーションと前記各手段とでデジタル画像データのやり取りをするための接続手段と、これらの動作を制御する制御手段とを備えた総合画像形成装置であり、前記制御手段は、前記入力パス及び前記出力パスと前記記憶制御部との間の単位時間当たりのデータ転送量よりも、前記記憶制御部と前記一次記憶部との間の単位時間当たりのデータ転送量を大きくして、前記画像処理手段と前記一次記憶部との間での入出力インターフェース動作を、前記入力パス及び前記出力パスを介して時分割的に行うことにより、前記一次記憶部に対するデータの書き込みと読み出しの少なくとも一方のアクセスを見かけ上同時に進行することを特徴とするものである。

【0012】

同様に前記目的を達成するために、請求項6記載の発明は、文書原稿を画像情報として読み取り、デジタル画像データに変換する原稿読み取り手段と、前記原稿読み取り手

段から送られてきたデジタル画像データに対し変倍処理、フィルタ処理、 γ 補正処理、各種画質向上処理を行う画像処理手段と、画像処理を施したデジタル画像データを複数原稿枚数分記憶可能な一次記憶部と、該一次記憶部に格納された画像データを記憶する複数の二次記憶部と、前記一次記憶部及び二次記憶部と接続され、それぞれのデータの書き込みと読み出しを制御する記憶制御部とを有し、該記憶制御部が、2系統以上設けられる入力パス及び1系統設けられる出力パスを介して前記画像処理手段と接続されている画像記憶部と、前記画像処理手段もしくは前記画像記憶部から送られてきたデジタル画像データに基づいて記録材に像形成して画像を記録する画像記録手段と、外部アプリケーションと前記各手段とでデジタル画像データのやり取りをするための接続手段と、これらの動作を制御する制御手段とを備えた総合画像形成装置であり、前記制御手段は、前記入力パス及び前記出力パスと前記記憶制御部との間の単位時間当たりのデータ転送量よりも、前記記憶制御部と前記一次記憶部との間の単位時間当たりのデータ転送量を大きくして、前記画像処理手段と前記一次記憶部との間での入出力インターフェース動作を、前記入力パス及び前記出力パスを介して時分割的に行うことにより、前記一次記憶部に対するデータの書き込みと読み出しのアクセスを見かけ上同時に行なうことを特徴とするものである。

【0013】

【発明の実施の形態】

【第1の実施の形態】

本発明の第1の実施の形態を図1及び図2を参照して説明する。

図1は本実施の形態の構成を示すブロック図、図2は本実施の形態の動作を示すタイムチャートである。

【0014】

本実施の形態では、図1に示すように、全体の動作を制御する全体制御部18が設けられ、この全体制御部18に、各種の画像処理を行なう画像処理部16と、各種のデータが格納され、また読み出される画像記憶部17とが接続されている。画像処理部16には、入力側のセレクタ19と出力側のセレクタ20とが設けられ、セレクタ19とセレクタ20間には、最適な記録濃度を得るために γ 補正を行なう γ 補正部21、波長領域を設定するフィルタ処理部22、変倍率を設定する変倍部23、及び、シェーディング補正やMTFなどの画質処理を行なう画質処理部24が、互いに並列に接続されている。

【0015】

入力側のセレクタ19には、ファクシミリ信号を受信し、ファクシミリ受信信号信号を復調し情報復元して得たファクシミリ受信データを入力するファクシミリ受信部12、原稿画像を読み取りデジタル画像データに変換して入力する画像読み取り部11、及び印刷データを入力するプリンタコントローラ部14が接続され、出力側のセ

レクタ20には、ファクシミリ送信を行なうファクシミリ送信部13、及び画像記録を行なう画像記録部15が接続され、セレクタ19、20間は互いに信号の授受が可能に接続されている。

【0016】

画像記憶部17には、データの書き込みと読み出を制御するメモリコントローラ26が設けられ、このメモリコントローラ26には、各種のデータが書き込まれ、また読み出されるメモリ部25が接続され、さらに、メモリコントローラ26とセレクタ19間に、出力インターフェース回路27a、27bが互いに並列に接続され、メモリコントローラ26とセレクタ20間に、入力インターフェース回路28a、28bが互いに並列に接続されている。

【0017】

このような構成の本実施の形態の動作を説明する。本実施の形態での複写動作時には、原稿が画像読み取り部11で読み取られて得られるデジタル画像データがセレクタ19に入力され、全体制御部18の指令によって、 γ 補正部21、フィルタ処理部22、変倍部23、画質処理部24が、所定の順序で順次選択され、デジタル画像データに対して、最適な記録濃度を得るための γ 補正、波長領域の設定、変倍率の設定、シェーディング補正やMTFなどの画質処理が、セレクタ19、20の選択動作によって順次施される。

【0018】

このようにして、画像処理部16での画像処理が終了したデジタル画像データは、セレクタ20から、入力インターフェース回路28a、28bの何れかを介して、メモリコントローラ26に入力され、全体制御部18の指令による所定のタイミングで、メモリコントローラ26によってメモリ部25に格納される。

【0019】

そして、このようにして、メモリ部25に格納されたデジタル画像データは、全体制御部18の指令による所定のタイミングで、メモリ部25からメモリコントローラ26により読み出され、読み出されたデジタル画像データは、出力インターフェース回路27a、27bの何れかを介してセレクタ19に入力される。さらに、このデジタル画像データは、セレクタ19からセレクタ20を介して、画像記録部15に入力され、画像記録部15によって原稿の画像形成が行なわれる。

【0020】

本実施の形態でのプリント動作時には、プリンタコントローラ部14から印刷データがセレクタ19に入力され、画像処理部16での画像処理が必要な場合には、全体制御部18の指令によって、セレクタ19が作動し、例えば変倍部23が選択されて変倍処理が行なわれ、必要な画像処理が終了した印刷データは、セレクタ20から、入力インターフェース回路28a、28bの何れかを介して、メモリコントローラ26に入力され、全体制御

部18の指令による所定のタイミングでメモリコントローラ26によりメモリ部25に格納される。

【0021】

そして、このようにして、メモリ部25に格納された印刷データは、全体制御部18の指令による所定のタイミングで、メモリ部25からメモリコントローラ26により読み出され、読み出された印刷データは、出力インターフェース回路27a、27bの何れかを介してセレクタ19に入力される。さらに、この印刷データは、セレクタ19からセレクタ20を介して、画像記録部15に入力され、画像記録部15によって印刷データの印刷が行なわれる。

【0022】

本実施の形態でのファクシミリ受信動作時には、受信されたファクシミリ信号は、ファクシミリ受信部12で復調され情報復元されて、得られたファクシミリ受信データがセレクタ19に入力され、このファクシミリ受信データは、セレクタ19からセレクタ20を通り、入力インターフェース回路28a、28bの何れかを介して、メモリコントローラ26に入力され、全体制御部18の指令による所定のタイミングで、メモリコントローラ26によりメモリ部25に格納される。

【0023】

そして、このようにして、メモリ部25に格納されたファクシミリ受信データは、全体制御部18の指令による所定のタイミングで、メモリ部25からメモリコントローラ26により読み出され、読み出されたファクシミリ受信データは、出力インターフェース回路27a、27bの何れかを介してセレクタ19に入力される。さらに、このファクシミリ受信データは、セレクタ19からセレクタ20を介して、画像記録部15に入力され、画像記録部15によってファクシミリ受信データの印刷が行なわれる。

【0024】

本実施の形態でのファクシミリ送信動作時には、原稿が画像読み取り部11で読み取られて得られるデジタル画像データが、セレクタ19に入力され、画像処理部16での画像処理が必要な場合には、全体制御部18の指令によって、セレクタ19が作動して必要な画像処理が選択して施され、必要な画像処理が終了したデジタル画像データは、セレクタ20から、入力インターフェース回路28a、28bの何れかを介して、メモリコントローラ26に入力され、全体制御部18の指令による所定のタイミングで、メモリコントローラ26によってメモリ部25に格納される。

【0025】

そして、このようにして、メモリ部25に格納されたデジタル画像データは、全体制御部18の指令による所定のタイミングで、メモリ部25からメモリコントローラ26により読み出され、読み出されたデジタル画像データ

タは、出力インターフェース回路27a、27bの何れかを介してセレクタ19に入力される。さらに、このファクシミリ受信データは、セレクタ19からセレクタ20を介して、ファクシミリ送信部13に入力され、ファクシミリ送信部13によって、情報圧縮と変調とが行なわれてファクシミリ送信される。

【0026】

ここで、本実施の形態の画像記憶部17でのメモリ部25へのアクセス時に所定のタイミングで行なわれる時分割動作について説明する。

【0027】

ここでは、入力インターフェース回路28a、28b、及び出力インターフェース回路27a、27bは、それぞれ8ビットのデータバスで構成され、8ビット単位のデータの入出力を10MHzの周波数(つまり100ns)で行なうものとする。このように、入力インターフェース回路28a、28b、及び出力インターフェース回路27a、27bと画像処理部16との間では、10MHz/8ビットの速度でデータの授受をし、この速度と同調してメモリ部25とのデータの授受を行なうために、メモリ部25へのデータの入出力を10MHz/32ビットで行なう。

【0028】

このメモリコントローラ26のデータの入出力動作は、図2に示すタイミングで行なわれ、8ビット入力のそれぞれのサイクルをT1～Tnで表すと、入力インターフェース回路28aによりT1～T4で入力されたA1～A4のデータは、T5サイクルでメモリ部25に入力される。同様に、入力インターフェース回路28bによりT1～T4で入力されたB1～B4のデータは、T6サイクルでメモリ部25に入力される。

出力の場合には、T3サイクルでメモリ部25から出力されたデータが、T5～T8サイクルでC1～C4の順序で出力され、T4サイクルでメモリ部25から出力されたデータが、T5～T8サイクルでD1～D4の順序で出力される。

【0029】

このようなタイミングで、入出力動作を時分割処理することにより、入力インターフェース回路28a、28b、及び出力インターフェース回路27a、27bを介しての入出力が、見かけ上は同時に行なわれているような処理が可能になる。入力インターフェース回路28a、28b、及び出力インターフェース回路27a、27bの一つが使用されない場合、例えば入力インターフェース回路28bでの入力がないと、図2のT1～T4サイクル中にB1～B4のデータがないので、T6サイクルのメモリ部25へのアクセスがなくなる。

【0030】

このように、本実施の形態によると、ファクシミリ受信部12からのファクシミリ受信データ、画像読み取り部1

11

1からのデジタル画像データ、プリンタコントローラ部14からの印刷データは、画像処理部16に入力され、画像処理が必要な場合には、全体制御部18の指令によって作動するセレクタ19、20により、必要な画像処理が施された後に、入力インタフェース回路28a、28bの何れかを介して、メモリコントローラ26に入力される。そして、入力インタフェース回路28a、28b、及び出力インタフェース回路27a、27bと画像処理部16との間では、10MHz/8ビットの速度で時分割的にデータの授受が行なわれ、この速度と同調してメモリコントローラ26により、メモリ部25とのデータの授受が10MHz/32ビットで時分割的に行なわれる所以、複数の機能部による画像記憶手段に対するデータの書き込みのアクセスと読み出しのアクセスとが、それぞれ見かけ上は同時に行なわれ、総合画像形成装置の複数の機能を効率的に実行することが可能になる。

【0031】

[第2の実施の形態]

本発明の第2の実施の形態を図3を参照して説明する。図3は本実施の形態の構成を示すブロック図である。

【0032】

本実施の形態は、図3に示すように、すでに図1を参照して説明した第1の実施の形態に対して、メモリコントローラ26とセレクタ20間が、1系統の入力インタフェース回路28aで接続されている。

本実施の形態のその他の部分の構成は、すでに説明した第1の実施の形態と同一なので、重複する説明は行なわない。

【0033】

本実施の形態の動作は、図2のタイムチャートにおいて、T1～T4サイクル中のB1～B4のデータ、T5～T8サイクル中のB5～B8のデータ、・・・がないので、T6、T10サイクルのメモリ部25へのアクセスがなくなる。

本実施の形態のその他の動作は、すでに説明した第1の実施の形態の動作と同一なので、重複する説明は行なわない。

【0034】

このように、本実施の形態によると、ファクシミリ受信部12からのファクシミリ受信データ、画像読み取り部11からのデジタル画像データ、プリンタコントローラ部14からの印刷データは、画像処理部16に入力され、画像処理が必要な場合には、全体制御部18の指令によって作動するセレクタ19、20により、必要な画像処理が施された後に、入力インタフェース回路28aを介して、メモリコントローラ26に入力される。そして、入力インタフェース回路28a及び出力インタフェース回路27a、27bと画像処理部16との間では、10MHz/8ビットの速度で時分割的にデータの授受が行なわれ、この速度と同調してメモリコントローラ26により、メモリ部25とのデータの授受が10MHz/32ビットで時分割的に行なわれる所以、複数の機能部による画像記憶手段へのデータの書き込みのアクセスと読み出しのアクセスとが、それぞれ見かけ上は同時に行なわれ、総合画像形成装置の複数の機能を効率的に実行することが可能になる。

12

より、メモリ部25とのデータの授受が10MHz/32ビットで時分割的に行なわれる所以、複数の機能部による画像記憶手段からのデータの読み出しのアクセスが、見かけ上は同時に行なわれ、総合画像形成装置の複数の機能を効率的に実行することが可能になる。

【0035】

[第3の実施の形態]

本発明の第3の実施の形態を図4を参照して説明する。図4は本実施の形態の構成を示すブロック図である。

【0036】

本実施の形態は、図4に示すように、すでに図1を参照して説明した第1の実施の形態に対して、メモリコントローラ26とセレクタ19間が、1系統の出力インタフェース回路27aで接続されている。

本実施の形態のその他の部分の構成は、すでに説明した第1の実施の形態と同一なので、重複する説明は行なわない。

【0037】

本実施の形態の動作は、図2のタイムチャートにおいて、T4、T8サイクルのD1～D4のデータ、D5～D8のデータの読み出しがなく、T5～T10サイクル中のD1～D6のデータの出力がない。

本実施の形態のその他の動作は、すでに説明した第1の実施の形態の動作と同一なので、重複する説明は行なわない。

【0038】

このように、本実施の形態によると、ファクシミリ受信部12からのファクシミリ受信データ、画像読み取り部11からのデジタル画像データ、プリンタコントローラ部14からの印刷データは、画像処理部16に入力され、画像処理が必要な場合には、全体制御部18の指令によって作動するセレクタ19、20により、必要な画像処理が施された後に、入力インタフェース回路28aを介して、メモリコントローラ26に入力される。そして、入力インタフェース回路28a、28b及び出力インタフェース回路27aと画像処理部16との間では、10MHz/8ビットの速度で時分割的にデータの授受が行なわれ、この速度と同調してメモリコントローラ26により、メモリ部25とのデータの授受が10MHz/32ビットで時分割的に行なわれる所以、複数の機能部による画像記憶手段へのデータの書き込みのアクセスと読み出しのアクセスとが、見かけ上は同時に行なわれ、総合画像形成装置の複数の機能を効率的に実行することが可能になる。

【0039】

[第4の実施の形態]

本発明の第4の実施の形態を図5を参照して説明する。図5は本実施の形態の構成を示すブロック図である。全体の構成及び動作は、第1ないし第3の実施の形態において説明した通りである。

50 ここでは、本実施の形態の特徴部分である画像記憶部1

7を中心にして説明する。

画像記憶部17は、2つの入力インターフェース部がIN(1)41とIN(2)42、2つの出力インターフェース部OUT(1)43とOUT(2)44、記憶制御部(メモリコントローラ)26、一次記憶部45、可変長符号化部(1)46、可変長復号部(1)47、二次記憶部(1)48、可変長符号化部(2)49、可変長復号部(2)50、二次記憶部(2)51から成るとする。

【0040】

例えば、原稿読み取り部11から画像データを一次記憶部45に記憶するパスとしては、画像処理部16から、画像記憶部17の入力インターフェース部IN(1)41、記憶制御部26を通り、一次記憶部45へ流れるものとなる。

一方、一次記憶部45から画像記憶部15へのパスとしては、記憶制御部26を通り、出力インターフェース部OUT(1)43を通じて画像記憶部15へ流れるものとなる。ファクシミリ部31やプリンタコントローラ部14から画像記憶部17へのパスも同様である。

【0041】

一次記憶部45に画像データを記憶しておくことによって、原稿画像を複数枚複写したいときに必要回数画像読み取り部11を動作させずとも、一次記憶部45に格納されたデータを画像記憶部15に必要回数送ることによって複写が行える。

【0042】

次に電子ソート機能で二次記憶部51を使用する動作について説明する。

前記の説明と同様に、画像読み取り部11等から一次記憶部45に画像データが格納された後、その格納された画像データは記憶制御部26を経由して可変長符号化部(1)46に送られ、ここでデータ圧縮されて二次記憶部(1)48に符号データとして蓄積される。以上の動作が複数枚からなる原稿画像全部について行われ、二次記憶部(1)48には原稿画像データが圧縮された形で全ページ記憶されることになる。

【0043】

もちろん、二次記憶部(1)48及び二次記憶部(2)51が所望の複数枚数からなる原稿画像を記憶するに必要な容量を持っていれば、ここで挙げた可変長符号化部(1)46及び可変長符号化部(2)49、可変長復号部(1)47及び可変長復号部(2)50での圧縮・伸長処理は省略することも可能である。

【0044】

次に記録する動作になるが、この場合は二次記憶部(1)48に蓄積された符号データが可変長復号部(1)47に送られ、ここで復号が行われて元の画像データに戻され、記憶制御部26を経由して、一次記憶部45に送られる。ここで、1ページ分の画像データが戻

された後、さらに記憶制御部26を経由し、出力インターフェース部OUT(1)43を通じて画像処理部16へ送られ、必要な画像処理を施された後に画像記憶部15へ送られて転写紙に記録される。

【0045】

この二次記憶部(1)48から画像記憶部15までの流れが、蓄積された原稿枚数分繰り返されると、複数枚からなる原稿一部の複写動作が完了する。それを所望の回数分繰り返せば、電子ソートによって複数部数の複写が行えることになる。

【0046】

次に複数のアプリケーションによる同時動作について説明する。

まず画像記憶部17の入出力時分割動作について説明する。

画像記憶部17の入出力は図では4本のパスがあるが、記憶制御部26と一次記憶部45とのパスは1本しかない。これは現在世の中で使われている半導体メモリやハードディスクなどの記憶装置では入出力の口が一つしかないためで(半導体メモリでは入力と出力が別々になっている素子もあるが、時間的に同時に読み書きが出来ないので一つと見做せる)、一次記憶部45への1本を4つのインターフェース部に振り分ける方法を考えねばならない。

【0047】

説明のため、これら4本の入出力はそれぞれ8ビットのデータバスで構成され、8ビット単位のデータの入出力を10MHzの周波数(つまり100ns)で行うものとする。もちろん、これらの数値はシステム構成によつて異なるし、それぞれが違った数値であってもよいが、ここでは話を簡単にするために、そうする。

【0048】

入出力インターフェース部IN(1)41～OUT(2)44と画像処理部16との間は前記の通り10MHz／8ビットの速度で画像データをやり取りする。この速度と同調して一次記憶部45へのデータ入出力を行うためには、一次記憶部45への入出力を10MHz／32ビットで行えばよい。ただし、入力と出力を同時に使うことはできないので、入出力を合わせて32ビットということではなく、8ビット入力4回分を32ビットにまとめて10MHzで行うという意味である。

【0049】

前述した図2は記憶制御部26で行われるデータ入出力のタイミング例を示す。8ビット入力の個々のサイクルをT1～Tnで表すと、入力インターフェース部IN(1)41でT1～T4サイクル中に入力されたA1～A4のデータがT5サイクルにおいてメモリ入力される。

【0050】

50 同様に、入力インターフェース部IN(2)42でT1～

T 4 サイクル中に入力されたB 1～B 4 のデータは、T 6 サイクルにおいてメモリに入力される。出力の場合はT 3 サイクルでメモリから出力されたデータが、T 5～T 8 サイクルにおいてC 1～C 4 の順序で出力され、同様にT 4 サイクルでメモリから出力されたデータがT 5～T 8 サイクルにおいてD 1～D 4 の順序で出力される。

【0051】

このようなタイミングで入出力を時分割処理することにより、4本の入出力が見掛け上同時に実行されているように動作可能となる。これらのうちの一つが使われない場合、例えば入力インターフェース部IN(2)42でのデータの入力が無い場合は、図2で言えばT 1～T 4 サイクル中にB 1～B 4 のデータが無いことなので、T 6 サイクルはメモリアクセスが無くなるだけで、特に制御タイミングが変わる訳ではない。

【0052】

次に同時動作の例として、複写アプリケーションで電子ソート動作中にプリンタアプリケーションで電子ソート動作を行う場合を説明する。

まず複写アプリケーションでの電子ソート動作であるが、前記の説明と同様に、画像データは、画像読み取り部11から画像処理部16を経由し、時分割動作された入力インターフェース部IN(1)41及び記憶制御部26を経由して、一次記憶部45の一方のページメモリに格納された後、その格納された画像データは、記憶制御部26を経由して可変長符号化部(1)46に送られ、ここでデータ圧縮されて二次記憶部(1)48に符号データとして蓄積される。

【0053】

このとき同時に、プリンタコントローラ部14から画像データが送られてくる。これも画像処理部16を経由し、時分割動作された入力インターフェース部IN(2)42及び記憶制御部26を経由して、一次記憶部45のもう一方のページメモリに格納された後、その格納された画像データは、記憶制御部26を経由して可変長符号化部(2)49に送られ、ここでデータ圧縮されて二次記憶部(2)51に符号データとして蓄積される。以上の動作が所望の枚数分繰り返されることで入力が行われる。

【0054】

次に出力動作であるが、出力対象が画像記録部15である場合は同時動作は行えないので、アプリケーション単位に順番に出力するか、ページ単位に交互に出力するかを選ぶ必要がある。例えば、ページ単位に交互に出力する場合は、次のような動作となる。

【0055】

まず複写アプリケーションでの電子ソート出力は、二次記憶部(1)48に蓄積された符号データが可変長符号部(1)47に送られ、ここで復号が行われて元の画像

データに戻され、記憶制御部26を経由して一次記憶部45の一方のページメモリに送られる。ここで1ページ分の画像データが戻された後、さらに記憶制御部26を経由し、出力インターフェース部OUT(1)43を通じて画像処理部16に送られ、必要な画像処理を施された後に画像記録部15へ送られて転写紙に記録される。続いてプリンタアプリケーションの電子ソート動作が行われる。

【0056】

10 すなわち、二次記憶部(2)51に蓄積された符号データが可変長符号部(2)50に送られ、ここで復号が行われて元の画像データに戻され、記憶制御部26を経由して一次記憶部45のもう一方のページメモリに送られる。ここで1ページ分の画像データが戻された後、さらに記憶制御部26を経由し、出力インターフェース部OUT(2)44を通じて画像処理部16へ送られ、必要な画像処理を施された後に画像記録部15へ送られて転写紙に記録される。

【0057】

20 以上の動作が交互に繰り返されて、見掛け上同時にアプリケーションが実行されることになる。なお、この場合、画像記録部15には2つのアプリケーションで出力された転写紙を仕分けする機能があると都合がよい。

【0058】

次に他の同時動作の例として、ファクシミリアプリケーションで画像読み取り後、送信動作中にプリンタアプリケーションで電子ソート動作を行う場合を説明する。ファクシミリアプリケーションでの画像読み取り後の送信動作であるが、画像データは、画像読み取り部11から画像処理部16を経由し、時分割動作された入力インターフェース部IN(1)41及び記憶制御部26を経由して、一次記憶部45のもう一方のページメモリに格納される。このとき同時に、プリンタコントローラ部14から画像データが送られてくる。

【0059】

これも画像処理部16を経由し、時分割動作された入力インターフェース部IN(2)42及び記憶制御部26を経由して、一次記憶部45のもう一方のページメモリに格納された後、その格納された画像データは、記憶制御部26を経由して可変長符号化部(1)46に送られ、ここでデータ圧縮されて二次記憶部(1)48に符号データとして蓄積される。以上の動作が所望の枚数分繰り返されることで入力が行われる。

【0060】

次にファクシミリアプリケーションでの出力動作であるが、一次記憶部45の一方のページメモリに格納された画像データは、記憶制御部26を経由し、出力インターフェース部OUT(1)43を通じて画像処理部16に送られ、必要な画像処理を施された後にファクシミリ部350 1に送られて、ここで送信動作が行われる。同時に、プ

リンクアプリケーションの電子ソート動作が行われる。

【0061】

すなわち、二次記憶部(1)48に蓄積された符号データが可変長復号部(1)47に送られ、ここで復号が行われて元の画像データに戻され、記憶制御部26を経由して一次記憶部45のもう一方のページメモリに送られる。ここで1ページ分の画像データが戻された後、さらに記憶制御部26を経由し、出力インターフェース部OUT(2)44を通って画像処理部16へ送られ、必要な画像処理を施された後に画像記録部15へ送られて転写紙に記録される。以上の動作が交互に繰り返されて、見掛け上同時にファクシミリアプリケーションとプリンタアプリケーションが実行されることになる。

【0062】

さらに他の同時動作の例として、複写アプリケーションで電子ソート動作を連続して行う場合を説明する。

まず第1の複写アプリケーションでの電子ソート動作であるが、画像データは、画像読み取り部11から画像処理部16を経由し、時分割動作された入力インターフェース部IN(1)41及び記憶制御部26を通って、一次記憶部45の一方のページメモリに格納された後、その格納された画像データは、記憶制御部26を経由して可変長符号化部(1)46に送られ、ここでデータ圧縮されて二次記憶部(1)48に符号データとして蓄積される。以上の画像入力動作が原稿枚数分行われると、次に出力動作に移る。

【0063】

すなわち、二次記憶部(1)48に蓄積された符号データが可変長復号部(1)47に送られ、ここで復号が行われて元の画像データに戻され、記憶制御部26を経由して一次記憶部45の一方のページメモリに送られる。ここで1ページ分の画像データが戻された後、さらに記憶制御部26を経由し、出力インターフェース部OUT(1)43を通って画像処理部16へ送られ、必要な画像処理を施された後に画像記録部15へ送られて転写紙に記録される。

【0064】

この時点では画像読み取り部11は使われていないので、第1の複写アプリケーションでの電子ソート出力中に、第2の複写アプリケーションでの電子ソート動作を受け付けられることになる。

つまり、このとき画像読み取り部11から画像データが送られてくる。これも画像処理部16を経由し、時分割動作された入力インターフェース部IN(2)42及び記憶制御部26を通って、一次記憶部45のもう一方のページメモリに格納された後、その格納された画像データは、記憶制御部26を経由して可変長符号化部(2)49に送られ、ここでデータ圧縮されて二次記憶部(2)51に符号データとして蓄積される。以上の動作が所望の枚数分繰り返されることで、第2の複写アプリケーション

ヨンでの電子ソート入力が、第1の複写アプリケーションでの電子ソートとは独立に同時に行われる。

【0065】

その後、第1の複写アプリケーションでの電子ソート出力が終了した後、二次記憶部(2)51に蓄積された符号データが可変長復号部(2)50に送られ、ここで復号が行われて元の画像データに戻され、記憶制御部26を経由して一次記憶部45のもう一方のページメモリに送られる。ここで1ページ分の画像データが戻された後、さらに記憶制御部26を経由し、出力インターフェース部OUT(2)44を通って画像処理部16へ送られ、必要な画像処理を施された後に画像記録部15へ送られて転写紙に記録される。以上のようにして第2の複写アプリケーションでの出力が実行されることになる。

【0066】

このように、本実施の形態によると、画像記憶部の出入力パスを複数用意すると同時に複数ページの画像データを格納可能な一次記憶部45及び複数の二次記憶部48、51を備え、これらを時分割処理で有効に制御することによって、見掛け上複数の機能が同時に画像記憶手段を使用しているように動作させるようにした。これによって、1つの機能が画像記憶部を占有して他の機能が使えないということにならないため、複合機(総合画像形成装置)における「1台2~3役」が文字通り殆どの場合に機能可能となる。

また、複写動作において、第1の複写ジョブ(電子ソート)で画像読み取り終了後、転写紙記録中に次の複写ジョブ(電子ソート)で画像読み取りを開始させることができるので、複写機の使い勝手が向上し、生産性も向上する。

【0067】

【第5の実施の形態】

本発明の第5の実施の形態を図6を参照して説明する。

図6は本実施の形態の構成を示すブロック図である。

本実施の形態は、デジタル画像データを出力するための出力パスを1系統としたものである【出力インターフェース(1)43】。

その他の構成は、図5に示す第4の実施の形態と同じであり、基本的には同様の動作をするものであるので、説明を省略する。また画像記憶部の入出力時分割動作についても第4の実施の形態と同等であるので、説明は省略する。

【0068】

本実施の形態においても、第4の実施の形態と同様の効果を奏する。また、第4の実施の形態よりも出力パスが1本少ないことによる機能的制限はあるが、従来技術よりも機能を向上させることができる。例えば、複写動作中にプリンタとしての印刷データを受け取ったり、ファクシミリ受信が可能となる。

【発明の効果】

請求項1記載の発明によると、複写機能時と送信機能時には、原稿読み取り手段により、原稿画像が読み取られデジタル画像データに変換されて入力され、受信機能時には、データ入力手段により、受信信号に基づく受信データが入力され、プリント機能時には、印刷データ入力手段により印刷データが入力され、画像処理手段により、これらの入力データに対して、選択的に画像処理が行なわれて画像記憶手段に記憶され、画像記憶手段から読み出されるデータに基づき、画像形成装置での画像形成、送信手段での送信が行なわれる。この場合、画像処理手段と画像記憶手段間でのデータの入出力のインターフェース動作が、少なくとも一方が複数系統設けられる入力インターフェース回路及び出力インターフェース回路を介して時分割的に行なわれ、入力インターフェース回路及び出力インターフェース回路と画像処理手段との間の単位時間当たりのデータ転送量よりも、入力インターフェース回路と画像記憶手段との間及び画像記憶手段と出力インターフェース回路との間の単位時間当たりのデータ転送量を大きくする制御手段を有するので、複数の機能部からの画像記憶手段に対する書き込みと読み出の少なくとも一方のアクセスが、見かけ上は同時に行なわれ、総合画像形成装置の複数の機能を効率的に実行することが可能になる。

【0070】

請求項2記載の発明によると、入力インターフェース回路が複数系統、出力インターフェース回路が複数系統設けられているので、デジタル画像データ、ファクシミリ受信データ及び印刷データの内の二つのデータが選択され、画像記憶手段に対して、時分割的に見かけ上は同時に書き込まれ、また読み出されて、請求項1記載の発明の効果が得られる。

【0071】

請求項3記載の発明によると、入力インターフェース回路が1系統、出力インターフェース回路が複数系統設けられているので、デジタル画像データ、ファクシミリ受信データ及び印刷データから選択された一つのデータが画像記憶手段に書き込まれ、これらのデータの二つのデータが、選択されて時分割的に見かけ上は同時に画像記憶手段から読み出されて、請求項1記載の発明の効果が得られる。

【0072】

請求項4記載の発明によると、入力インターフェース回路が複数系統、出力インターフェース回路が1系統設けられているので、デジタル画像データ、ファクシミリ受信データ及び印刷データの内の二つのデータが選択されて、時分割的に見かけ上は同時に画像記憶手段に書き込まれ、これらのデータから選択された一つのデータが画像記憶手段から読み出されて、請求項1記載の発明の効果が得られる。

【0073】

請求項5記載の発明によると、画像記憶部の入出力パスを複数用意し、これらを時分割処理で有効にするように制御することによって、見掛け上複数のアプリケーションが同時に画像記憶部を使用しているように動作させるようにしたので、1つのアプリケーションが画像記憶部を占有して他のアプリケーションが使えないという事態を回避することができ、生産性を高めることができる。また、画像記憶部において、二次記憶装置を複数装備することによって、電子ソートなどの便利な機能を複数のアプリケーションが同時に使えるので、同時動作の制限が大きく緩和される。また、複写動作において、原稿画像データを読み終わったら、画像記録部から出力し終わるのを待たずに次の原稿読み取り動作を行えるといったことも可能となる。

【0074】

請求項6記載の発明によると、画像記憶部の入力パスが複数あり、これによって、例えば複写動作中にプリンタとしての印刷データを受け取ったりファクシミリ受信が可能となる。

20 【図面の簡単な説明】

【図1】本発明の第1の実施の形態の構成を示すブロック図である。

【図2】同実施の形態の動作を示すタイムチャートである。

【図3】本発明の第2の実施の形態の構成を示すブロック図である。

【図4】本発明の第3の実施の形態の構成を示すブロック図である。

【図5】本発明の第4の実施の形態の構成を示すブロック図である。

【図6】本発明の第5の実施の形態の構成を示すブロック図である。

【図7】従来の画像形成装置の構成を示すブロック図である。

【図8】従来の画像形成装置の他の構成を示すブロック図である。

【符号の説明】

1 1 画像読み取り部

1 2 ファクシミリ受信部

40 1 3 ファクシミリ送信部

1 4 プリンタコントローラ部

1 5 画像記録部

1 6 画像処理部

1 7 画像記憶部

1 8 全体制御部

1 9、2 0 セレクタ

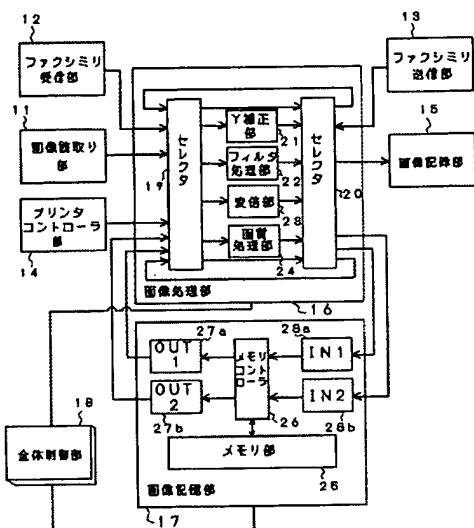
2 5 メモリ部

2 6 メモリコントローラ

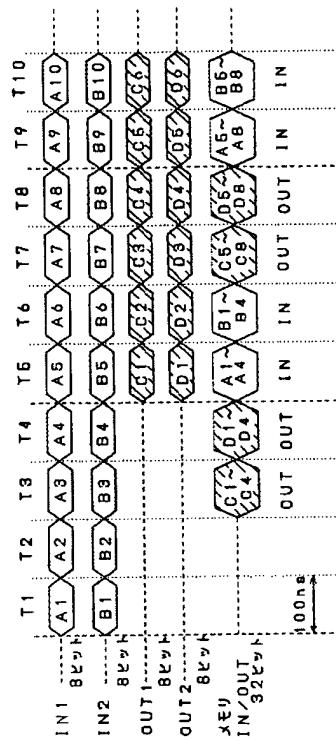
2 7 a、2 7 b 出力インターフェース回路

50 2 8 a、2 8 b 入力インターフェース回路

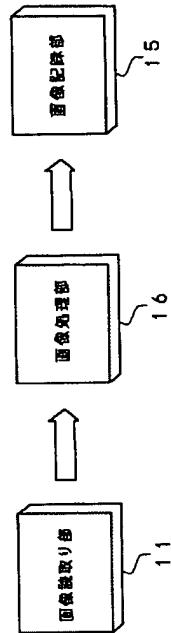
【図1】



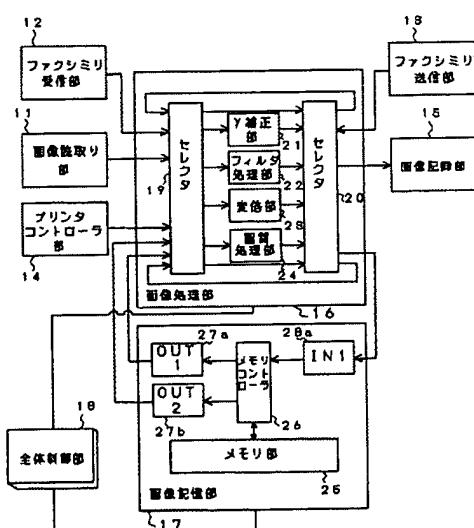
【図2】



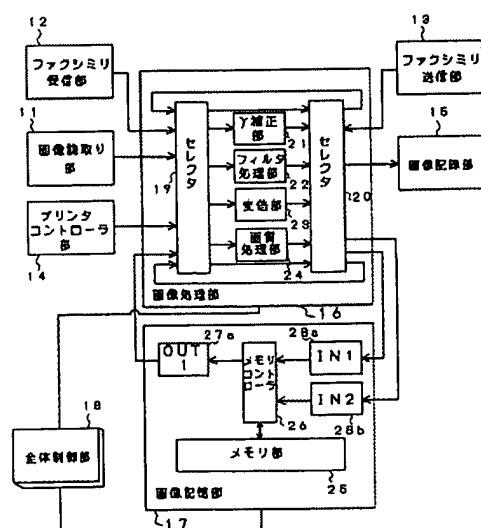
【図7】



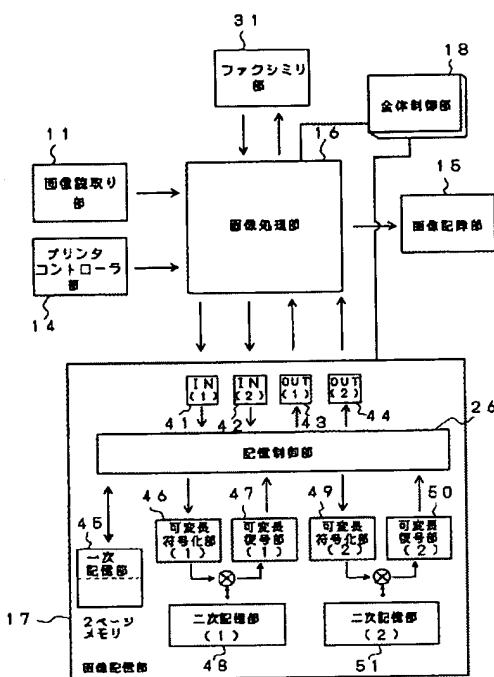
【図3】



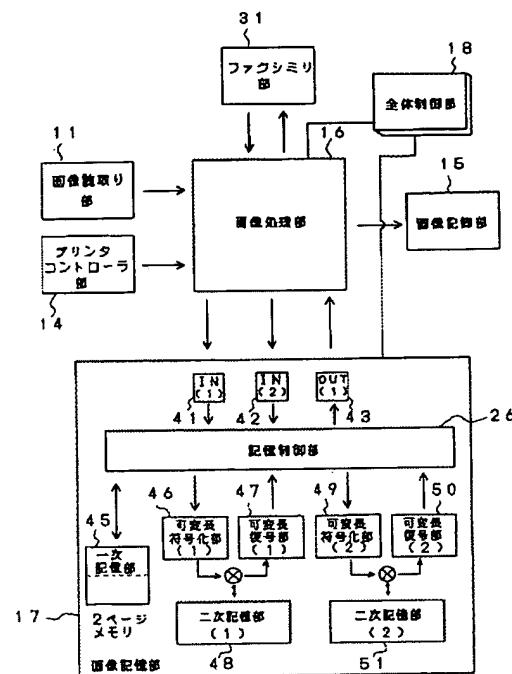
【図4】



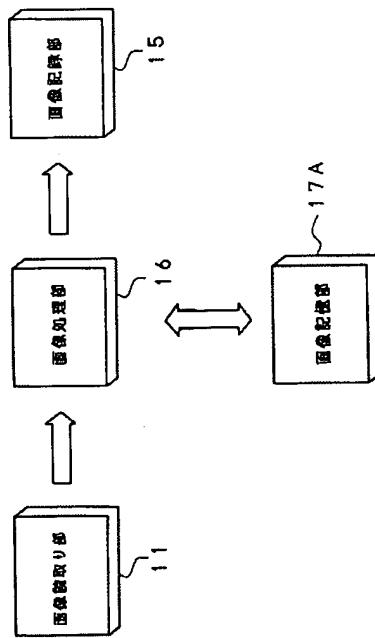
【図5】



【図6】



【図8】



フロントページの続き

(56) 参考文献 特開平08-263236 (JP, A)
 特開平08-315120 (JP, A)

特開平09-163063 (JP, A)

特開平08-251337 (JP, A)

特開平06-311325 (JP, A)

(58)調査した分野(Int. Cl. ⁷, DB名)

H04N 1/00